

### Назначение

Микросхема интегральная полупроводниковая (транзисторно-транзисторная логика). Представляет собой три логических элемента «ЗИ-НЕ». Предназначена для использования в радиоэлектронной аппаратуре специального назначения.

### Зарубежный прототип

- Прототип SN5410

### Обозначение технических условий

- И6/И63.088.023 ТУ7

### Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

### Корпусное исполнение

- корпус 401.14-4
- корпус 401.14-5
- корпус 401.14-5М

### Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход X1	№8	Выход У3
№2	Вход X2	№9	Вход X7
№3	Вход X4	№10	Вход X8
№4	Вход X5	№11	Вход X9
№5	Вход X6	№12	Выход У1
№6	Выход У2	№13	Вход X3
№7	Общий вывод OV	№14	Вывод питания от источника напряжения U



